



准教授

**葉 文昌 (よう ぶんしょう)**

総合理工学部 3号館 814室

TEL: 0852-32-8902

Email: yeh[at]ecs.shimane-u.ac.jp ([at]を@に変えて下さい)

研究室 HP: <http://www.ecs.shimane-u.ac.jp/~yeh/>

---

## 略歴

2001 国立台湾科技大学 電子工程系 助理教授

2008 同副教授

2010 島根大学 総合理工学部 機械・電気電子工学科 准教授

## 研究内容

半導体レーザーを用いた金属箔の精密加工, 半導体レーザーを用いたガラス基板上の半導体膜中単結晶成長, 薄膜半導体デバイス

## 主要論文

1. W. Yeh, T. Shirakawa, A. Pham, S. Morito, "Twin formation in micro-chevron laser beam scanning induced one directional crystal growth in Si film on SiO<sub>2</sub>", Jpn. J. Appl. Phys. (2020).
2. W. Yeh, S. Yamazaki, A. Ishimoto and S. Morito, "Single-grain growth in Si film by chevron-shaped cw laser beam scanning", APEX 9,025503(2015).
3. W. Yeh, A. Matsumoto, and K. Sugihara, "Sputter epitaxy of heavily doped p+/n+ Ge film on Si (100) by cosputtering with Al/Sb for solar cell application", Jpn. J. Appl. Phys. 54, 08KD08-1(2014).
4. W. Yeh, H. Chen, H. Huang, C. Hsiao, J. Jeng, "Superlateral Growth of a-Ge Film by Excimer Laser Annealing", Appl. Phys. Lett., vol.93, no. 9, pp.094103.1-094103.3, 2008